

Nirodrehgeber ENA 58 N

Anschlussbelegung SSI mit M12-Stecker (8-polig) oder Kabelausführung:

Signal:	0 V	+U _B	+T	-T	+D	-D	SET	V/R	
Pin:	1	2	3	4	5	6	7	8	
Col:	WH	BN	GN	YE	GY	PK	BU	RD	

T: Taktsignal

D: Datensignal

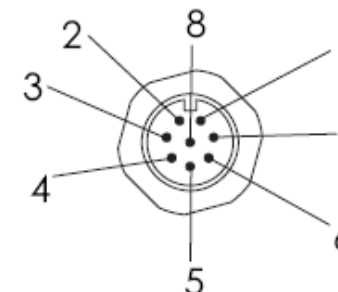
ST: SET Eingang. Momentaner Positionswert wird als Position „0“ festgelegt.

VR: Vor-/Rück- Eingang. Bei aktivem Eingang werden die Codewerte bei rechtsdrehender Welle in fallender Reihenfolge ausgegeben.

Unbenutzte Anschlüsse sind vor Inbetriebnahme zu isolieren.

Ansichten auf Steckseite, Stiftkontakteinsatz:

8-poliger Stecker



Anschlussbelegung Kabelausführung Parallel-Schnittstelle bis max. 14 Bit und max. 2 Optionen:

Signal:	0V	+U _B	1	2	3	4	5	6	7	8	9	10	11	12	13	SET V/R	V/R Latch	14	⏏	
Farbe:	WH	BN	GN	YE	GY	PK	BU	RD	BK	VT	GY PK	RD BU	WH GN	BN GN	WH YE	YE BN	WH GY	GY BN		

Nirodrehgeber ENA 58 N

Terminal assignment (SSI interface with 8 pin plug):

Sig.:	0 V	+U _B	+T	-T	+D	-D	SET	V/R	
Pin:	1	2	3	4	5	6	7	8	
Col.:	WH	BN	GN	YE	GY	PK	BU	RD	

T: Clock signal

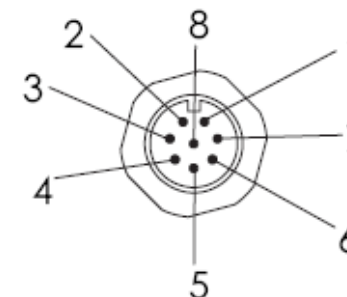
D: Data signal

ST: SET input. The current position value is stored as new zero position.

VR: Up/down input. As long as this input is active, decreasing code values are transmitted when shaft turning clockwise.

Insulate unused outputs before initial start-up.

**Top view of mating side, male contact base:
8-pin plug**



Terminal assignment (Parallel interface, 14 bits and max. 2 options, cable version):

Sig.:	0V	+U _B	1	2	3	4	5	6	7	8	9	10	11	12	13	SET	V/R	14	⏏	
Col.:	WH	BN	GN	YE	GY	PK	BU	RD	BK	VT	GY PK	RD BU	WH GN	BN GN	WH YE	YE BN	WH GY	GY BN		