



**Universalbaureihe ENA 58**

**Anschlussbelegung Steckerausführung Parallel-Schnittstelle 14 Bit und 1 Option:**

Signal:	0 V	+U <sub>B</sub>	1	2	3	4	5	6	7	8	9	10	11	12	13	ST/ VR/ LH	14	⏏	
Pin:	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	PH	

Sig.: 1 = MSB; 2 = MSB-1; 3 = MSB-2 usw.

ST: SET Eingang. Momentaner Positionswert wird als Position „0“ festgelegt.

VR: Vor-/Rück- Eingang. Bei aktivem Eingang werden die Codewerte bei rechtsdrehender Welle in fallender Reihenfolge ausgegeben.

LH: LATCH Eingang. High aktiv. Momentaner Positionswert wird gespeichert und steht statisch am Ausgang an.

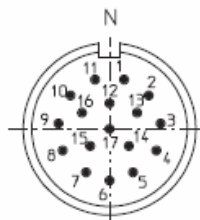
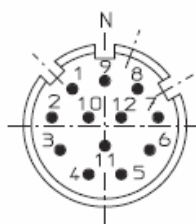
PH: Steckergehäuse

Unbenutzte Anschlüsse sind vor Inbetriebnahme zu isolieren.

**Ansichten auf Steckseite, Stiftkontakteinsatz:**

12-poliger Stecker

17-poliger Stecker





**Universalbaureihe ENA 58**

**Terminal assignment (Parallel interface, 14 bits, 1 option, 17 pin plug):**

Sig.:	0V	+U <sub>B</sub>	1	2	3	4	5	6	7	8	9	10	11	12	13	ST/ VR/ LH	14	⏏	
Pin:	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	PH	

Sig.: 1 = MSB; 2 = MSB-1; 3 = MSB-2 etc.  
 ST: SET input. The current position value is stored as new zero position.  
 VR: Up/down input. As long as this input is active, decreasing code values are transmitted when shaft turning clockwise.

LH: LATCH input. High active. The current position is „frozen“. It is statically available at the parallel output.  
 PH: Plug housing  
 Insulate unused outputs before initial start-up.

**Top view of mating side, male contact base:**

12 pin plug

17 pin plug

